

مروری بر نظریه تشدید انطباقی^۱ (ART)

هدی جلال کمالی*

استادیار گروه مهندسی کامپیوتر، مجتمع آموزش عالی زرنند، کرمان، ایران

* نویسنده مسئول: Hodajalalkamali@uk.ac.ir

چکیده

اکثر الگوریتم‌های یادگیری یا نمی‌توانند موارد بسیار نادر را بیاموزند، یا در یک دنیای غیرایستا (یعنی دنیایی که در آن ممکن است تمام قوانین بصورت غیر قابل پیش بینی در طی زمان تغییر کنند) و هنگام یادگیری سریع یعنی هنگامیکه یک رخداد فقط با یکبار ارائه آموخته می‌شود، ناپایدار می‌شوند. نظریه تشدید انطباقی این مسایل را حل می‌کند. این نظریه که بر اساس پردازش اطلاعات شناختی بشر توسعه یافته است، شامل مدل‌های با سرپرست و بدون سرپرست می‌باشد. در این مقاله اصول یادگیری بر پایه انطباق (در مقابل یادگیری بر پایه خطا در پرسپترون) و یادگیری سریع پایدار در ART، به علاوه نحوه کارکرد برخی از مدل‌های آن شامل ART^۱، ARTMAP و dART ارائه می‌شود. کاربردهای گسترده این نظریه شامل تشخیص و طبقه بندی در حوزه‌های فنی، زیستی و پزشکی است که عناوین برخی از آنها در این مقاله آورده می‌شود.

کلمات کلیدی

نظریه تشدید انطباقی (ART)، شبکه عصبی، یادگیری پایدار، ART^۱، ARTMAP، dART

۱- مقدمه

نظریه تشدید انطباقی (ART) در سال ۱۹۷۶ توسط گراسبرگ و کارپنتر بر اساس آزمایشاتی در حوزه بینایی، شنوایی و یادگیری تقویتی به عنوان یک نظریه پردازش اطلاعات شناختی بشر معرفی شد (۲۰۱). یادگیری بدون سرپرست^۲ و با سرپرست^۳ در این نظریه بصورت یک سری از مدل‌های شبکه عصبی بلادرنگ توسعه یافته است (۴ و ۳). مدل‌های یادگیری بدون سرپرست برای الگوهای ورودی دودویی، ART^۱ (۵) و برای الگوهایی ورودی پیوسته ART فازی نامیده می‌شوند (۶). مدل‌های ARTMAP (۷) دو مازول بدون سرپرست را ترکیب نموده تا یادگیری با سرپرست را انجام دهند. سیستم‌های ART و dART بخشی از خانواده رو به رشد مدل‌های شبکه خودسازماندهی هستند که ویژگی‌های بازخورد توجهی و یادگیری پایدار را بطور برجسته نشان می‌دهند. تفاوتی که ART با مدل‌های شبکه خودسازماندهی دارد این است که در آنها تنها یادگیری پایین به بالا انجام می‌شود. تحلیلی که روی مدل نقشه ویژگی خودسازماندهی^۴ (۱۰-۸)، یادگیری رقابتی انجام گرفت نشان داد که یادگیری تداعیگرانه و مهارجانبی که اساس طبقه بندی در این مدل هستند، در پاسخ به مجموعه اختیاری از داده‌های ورودی، موجب عدم پایداری^۵ می‌شود. اما ترکیب آن با تمرکز توجه، جستجوی حافظه و انطباق بالا به پائین (که در ART انجام می‌شود) موجب یادگیری پایدار در یک محیط با مجموعه ورودی‌های اختیاری می‌شود (۱ و ۲).

^۱ Adaptive Resonance Theory

^۲ unsupervised

^۳ supervised

^۴ Self-Organized Feature Map

^۵ Instability

از زمان معرفی این نظریه انواع بسیاری از شبکه‌های بدون سرپرست و با سرپرست برای کاربردهای فنی و تحلیل‌های بیولوژیکی ارائه شده است. حوزه‌های کاربرد فنی شامل طراحی و ساخت صنعتی، کنترل ربات‌های متحرک، تشخیص چهره، حس کردن^۱ از راه دور، طبقه بندی پوشش زمین، تشخیص هدف، تشخیص پزشکی، تحلیل الکتروکاردیوگرام (ECG)، تصدیق امضاء، نظارت بر خرابی ابزار، تحلیل شیمیایی، طراحی مدار، تحلیل پروتئین/DNA، تشخیص بصری شیء سه بعدی، تحلیل موسیقی، تشخیص زمین لرزه، سونار (دستگاه کاشف زیردریایی بوسیله امواج صوتی) و رادار است (۱۳-۱۱). کاربردهای پیاده سازی سیستم‌های ART بر روی تراشه‌های VLSI توسط سرانو-گوتاردونا^۲ و همکاران (۱۴) مورد بحث قرار گرفته است. این کاربردها از قابلیت سیستم‌های ART در یادگیری طبقه بندی پایگاه داده‌های بزرگ بصورت پایدار، سنجیدن میزان اطمینان در یک طبقه بندی و تمرکز توجه بر طبقه بندی‌های برجسته که سیستم بر اساس تجربه‌اش آنها را مهم می‌پندارد بهره می‌گیرد. حافظه‌های ART همچنین به یک مجموعه ناپیدا از قوانین IF-THEN ترجمه می‌شوند که فرآیند تصمیم‌گیری را مشخص کرده و می‌توانند برای انتخاب ویژگی به کار روند. به این ترتیب ادعای برخی دانشمندان علوم شناختی مبنی بر اینکه مدل‌های شبکه عصبی نمی‌توانند رفتارهای بر پایه قانون را بیاموزند اشتباه است همانند این ادعا که شبکه‌های عصبی نمی‌توانند سبیل‌ها را بیاموزند.

در ادامه این مقاله، یادگیری بر پایه انطباق که اساس یادگیری در ART است و مقایسه آن با یادگیری بر پایه خطا که اساس یادگیری پس-انتشار^۳ خطاست و همچنین یادگیری سریع در بخش ۲-۱، معمای پایداری-انعطاف پذیری در بخش ۲-۲ و پارامتر مراقبت^۴ که یک پارامتر آزاد در ART است در بخش ۲-۳ آورده می‌شود. سه مدل ART یعنی ART^۱، ARTMAP و dART به ترتیب در بخش‌های ۳، ۴ و ۵ به تفصیل توضیح داده می‌شوند و در نهایت بخش ۶ یک نتیجه‌گیری از مطالب بیان شده ارائه می‌نماید.

۲-۱ یادگیری بر پایه انطباق^۵، یادگیری بر پایه خطا و یادگیری سریع پایدار

یک ویژگی اساسی تمام سیستم‌های ART فرآیند انطباق الگو است که در آن یک ورودی خارجی با حافظه داخلی یک کد فعال مقایسه می‌شود. فرآیند انطباق ART یا به یک حالت تشدید می‌انجامد که به اندازه کافی به درازا می‌کشد تا یادگیری انجام شود یا به یک جستجوی موازی حافظه. اگر جستجوی حافظه به یک کد پایدار منجر شود بازنمایی حافظه یا بدون تغییر می‌ماند یا اطلاعات جدید را از بخش‌های منطبق با حافظه و ورودی جاری با آن ترکیب می‌کند. اگر جستجو به یک کد جدید بینجامد، بازنمایی حافظه، ورودی جاری را یاد می‌گیرد. این فرآیند یادگیری بر پایه انطباق، اساس پایداری کد ART است. یادگیری بر پایه انطباق تنها زمانی اجازه می‌دهد مقدار حافظه‌ها تغییر کند که ورودی از دنیای خارجی به اندازه کافی به انتظارات داخلی نزدیک باشد یا هنگامیکه چیز کاملاً جدیدی رخ دهد. این ویژگی موجب می‌شود سیستم‌های ART به خوبی برای مسائلی که مستلزم یادگیری بر خط پایگاه داده‌های بزرگ و به روز شونده هستند مناسب باشد.

یادگیری بر پایه انطباق مکمل یادگیری بر پایه خطاست، که به یک عدم انطباق به این صورت پاسخ می‌دهد که حافظه‌ها را تغییر داده به گونه‌ای که تفاوت بین خروجی هدف و خروجی واقعی کاهش یابد نه اینکه به دنبال یک انطباق بهتر بگردد. یادگیری بر پایه خطا بصورت طبیعی برای مسائلی مثل کنترل انطباقی و یادگیری نقشه‌های حسی-حرکتی مناسب است

^۱ sensing

^۲ Serrano-Gotarredona

^۳ back-propagation

^۴ vigilance

^۵ Match-based Learning

که مستلزم انطباق مداوم با آمارهای موجود هستند. شبکه‌های عصبی که یادگیری بر پایه خطا را به کار می‌گیرند شامل پس-انتشار و دیگر پرسپترون‌های چند لایه^۱ (MLP) هستند (۴).

ART مشکل گیرکردن در مینیمم محلی را ندارد. گراسبرگ و کارپنتر بصورت ریاضی ثابت کردند که ورودی‌های آشنا بدون هیچ فرآیند جستجویی، بهترین انطباق کلی^۲ را با دسته متناظرشان پیدا می‌کنند (۵). در حالیکه ورودی‌های نا آشنا با راه اندازی فرآیند جستجوی حافظه که توسط سیستم سوگیری^۳ انجام می‌شود، بدنال طبقه‌های بهتر می‌گردند و این فرآیند آنقدر ادامه می‌یابد تا ظرفیت حافظه تمام شود. در نتیجه ART مشکل مینیمم محلی که بسیاری از الگوریتم‌های دیگر نظیر پس-انتشار (۱۶ و ۱۵) دارند را حل می‌کند.

خاصیت کدگذاری با استفاده از "تمرکز توجه" بر روی ویژگی‌های بحرانی که برای پایداری کد اساسی است، یادگیری شبکه‌های ART را از MLPها متمایز می‌کند. MLPها معمولاً ورودی جاری را کدگذاری می‌کنند تا یک الگوی منطبق شده را بیاموزد و در نتیجه آزمایش‌های ورودی بسیاری را بکار می‌گیرد تا از فراموشی فاجعه بار اجتناب کند.

بسیاری از کاربردهای ART از یادگیری سریع استفاده می‌کنند که در آن وزن‌های انطباقی در پاسخ به هر الگوی ورودی به یک حالت تعادلی همگرا می‌شوند. یادگیری سریع باعث می‌شود که یک سیستم به سرعت با ورودی‌هایی منطبق شود که به ندرت رخ می‌دهند اما ممکن است مستلزم بازخوانی فوری و دقیق باشند. به یادآوردن جزئیات یک فیلم مهیج یک نمونه نوعی از یادگیری با یک آزمایش (با یک بار) است. یادگیری سریع حافظه‌هایی ایجاد می‌کند که به ترتیب ارائه ورودی بستگی دارند. بسیاری کاربردهای ART از این ویژگی برای بهبود دقت بهره برداری می‌کنند به این صورت که از میان چندین شبکه تعلیم داده شده رأی گیری کرده و رأی دهندگان در هر پیش بینی میزان اطمینان را تخمین می‌زنند.

۲-۲ معمای پایداری - انعطاف پذیری^۴

یک مشکل ویژه در یادگیری شبکه‌ها، معمای پایداری-انعطاف پذیری است. این مساله بیان می‌کند که شبکه باید به اندازه کافی انعطاف پذیر باشد تا الگوهای ورودی جدید را ذخیره کند. در عین حال شبکه باید به اندازه کافی پایدار باشد تا از پاک شدن الگوهای رمزگذاری شده قبلی جلوگیری شود. گراسبرگ در سال ۱۹۸۰ این مساله را که مغز می‌تواند بسرعت و بصورت پایدار بیاموزد بدون اینکه آنچه که قبلاً آموخته است را بطور فاجعه باری فراموش کند، معمای پایداری-انعطاف پذیری نامید (۱۷).

ART بصورت اتوماتیک یادگیری سریع، پایدار و افزایشی را هم در شرایط یادگیری با سرپرست و هم بدون سرپرست در یک دنیای پیچیده غیرایستا^۵ (یعنی دنیایی که در آن ممکن است تمام قوانین بصورت غیر قابل پیش بینی در طی زمان تغییر کنند) انجام می‌دهد. در مقابل بسیاری از الگوریتم‌های جاری یادگیری از یادگیری دسته ای استفاده می‌کنند که در آن تمام اطلاعاتی که باید در مورد دنیا آموخت یک باره در دسترس هستند، نظیر ماشین‌های بردار پشتیبانی^۶ (SVM) و پس-انتشار. اکثر الگوریتم‌های یادگیری در یک دنیای غیرایستا غیرپایدار می‌شوند یا نمی‌توانند موارد بسیار نادر را بیاموزند و یا هنگام یادگیری سریع یعنی هنگامیکه یک رخداد فقط با یکبار ارائه آموخته می‌شود، ناپایدار می‌شوند. از بعضی الگوریتم‌های یادگیری که دچار فراموشی فاجعه بار می‌شوند می‌توان به یادگیری رقابتی، نقشه‌های خودسازماندهی، Neocognitron و پس-انتشار اشاره نمود. ART بر این مشکلات غلبه می‌کند. راه حل ART برای حل مساله انعطاف

^۱ Multilayer Perceptron

^۲ Globally best match

^۳ Orienting

^۴ Stability-Plasticity Dilemma

^۵ non-stationary

^۶ Support Vector Machine

پذیری-پایداری این است که انتظارات بالا به پائین و بازخوردی آموخته شده با الگوهای پائین به بالا مقایسه می‌شوند. در نتیجه توجه بر ترکیبی از ویژگی‌ها متمرکز می‌شود که در آن زمینه قابل پیش بینی هستند.

۲-۳ پارامتر مراقبت

معیار انطباق ART، توسط پارامتر مراقبت تعیین می‌شود. این پارامتر حداقل کسری از ورودی را مشخص می‌کند که باید در الگوی منطبق شده وجود داشته باشد تا تشدید رخ دهد. اندازه کم پارامتر مراقبت تعمیم پذیری زیاد، طبقات بزرگ و حافظه‌های انتزاعی تر را موجب می‌شود، در حالیکه اندازه زیاد پارامتر مراقبت به تعمیم سازی اندک، طبقات ریزتر و حافظه با جزئیات بیشتر می‌انجامد.

در شبکه‌های بدون سرپرست ART، مراقبت یک پارامتر آزاد است حال آنکه در شبکه‌های با سرپرست مراقبت متغیری است که بصورت داخلی کنترل می‌گردد که پس از صعود در پاسخ به یک خطای پیشگویانه یک جستجو را راه اندازی می‌نماید. از آنجا که میزان مراقبت سپس در میان آزمایش‌های یادگیری تغییر می‌کند، حافظه‌های یک سیستم منفرد ARTMAP معمولاً طیفی از درجات پالایش را نشان می‌دهند. با تغییر اندازه پارامتر مراقبت، یک سیستم می‌تواند هم طبقه‌های انتزاعی مثل صورت‌ها و سگ‌ها و هم نمونه‌های منفرد از این طبقه‌ها را تشخیص دهد.

۳-۱ ART

ART ساده ترین مدل یادگیری ART می باشد که برای خوشه‌بندی الگوهای دودویی^۱ طراحی شده است. ART شامل دو زیر سیستم توجهی و سوگیری است که در شکل ۱ نشان داده شده‌اند. با تطبیق ورودی پایین به بالا و انتظارات بالا به پایین، یادگیری در زیر سیستم توجهی رخ می‌دهد. زیر سیستم سوگیری هنگامیکه عدم انطباقی در زیرسیستم توجهی رخ دهد، با سیگنال ریست آن را کنترل می‌کند.

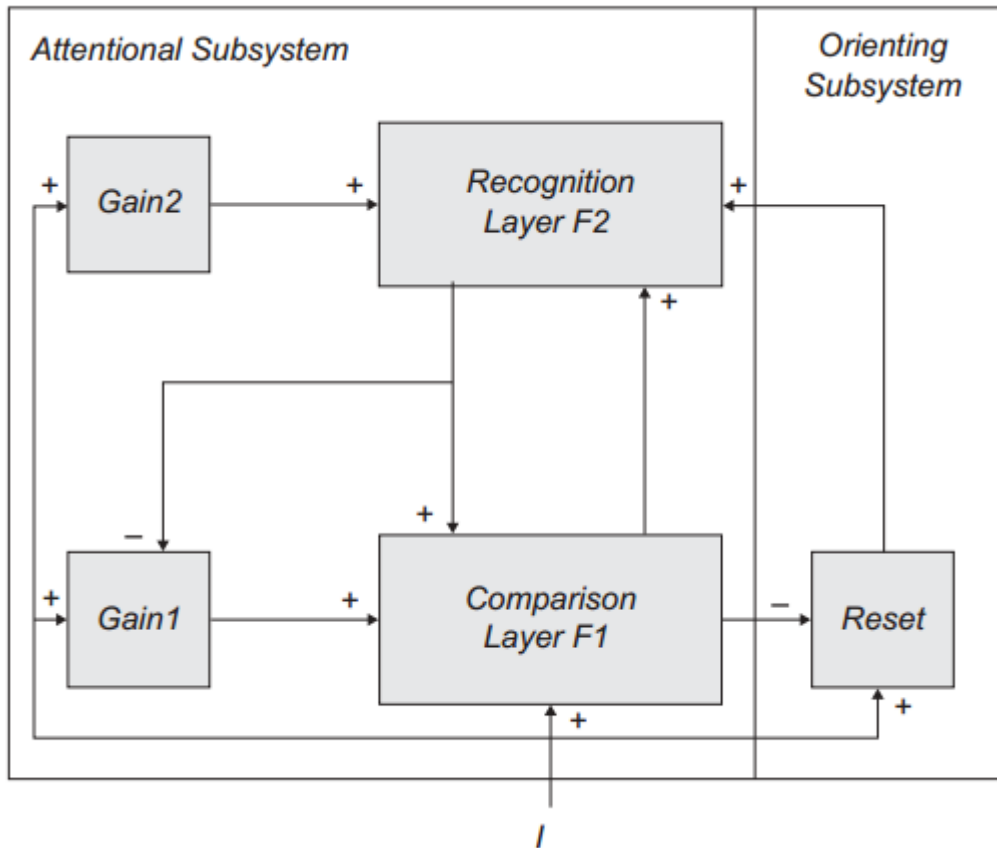
زیرسیستم توجهی دو مرحله حافظه کوتاه مدت^۲ (STM) دارد؛ F_1 و F_2 . F_1 حاوی شبکه ای از گره‌ها یا مجموعه ای از سلولهاست که هر کدام نشان دهنده ترکیبی خاص از ویژگی‌های حسی است. یادگیری پایین به بالا، گره‌های F_2 را قادر می‌سازد که بصورت انتخابی با ترکیباتی خاص از الگوهای فعالیت در F_1 خود را تنظیم کنند و این کار را با تغییر مسیرهای حافظه طولانی مدت^۳ (LTM) بین F_1 و F_2 انجام می‌دهند. این مسیرها در خروجی سیگنالهای F_1 و F_2 ضرب می‌شوند. سیگنالهای کنترل بهره^۴ F_1 و F_2 را قادر می‌سازند که بین مراحل جاری سیکل اجرایی تمایز قائل شوند. همانطور که در شکل ۱ نشان داده شده است، در مدل ART هر الگوی ورودی خودش را بعنوان یک الگوی فعالیت یا حافظه کوتاه مدت (STM)، در میان ردیاب‌های ویژگی در سطح F_1 ثبت می‌کند. هر سیگنال خروجی F_1 در وزن‌های انطباقی یا مسیرهای LTM در مسیر مربوطه‌اش ضرب شده و بعد تمام ورودی‌هایی که از گیت LTM گذشته‌اند در گره‌های F_2 هدفشان با هم جمع می‌شوند. مهارجانبی یا تعاملات رقابتی در میان گره‌های F_2 کنتراس (تضاد) این الگوی ورودی را افزایش می‌دهد. گرچه بسیاری از گره‌های F_2 ممکن است ورودی را از F_1 دریافت کنند، مهار جانبی موجب می‌شود که مجموعه بسیار کوچکتري از گره‌های F_2 فعالیتشان را در STM ذخیره کنند.

^۱ Binary pattern Clustering

^۲ Short-Term Memory

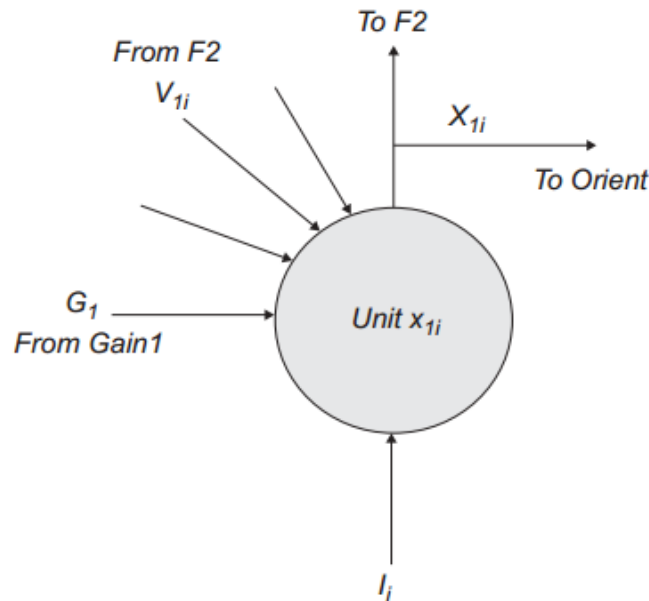
^۳ Long Term Memory

^۴ gain

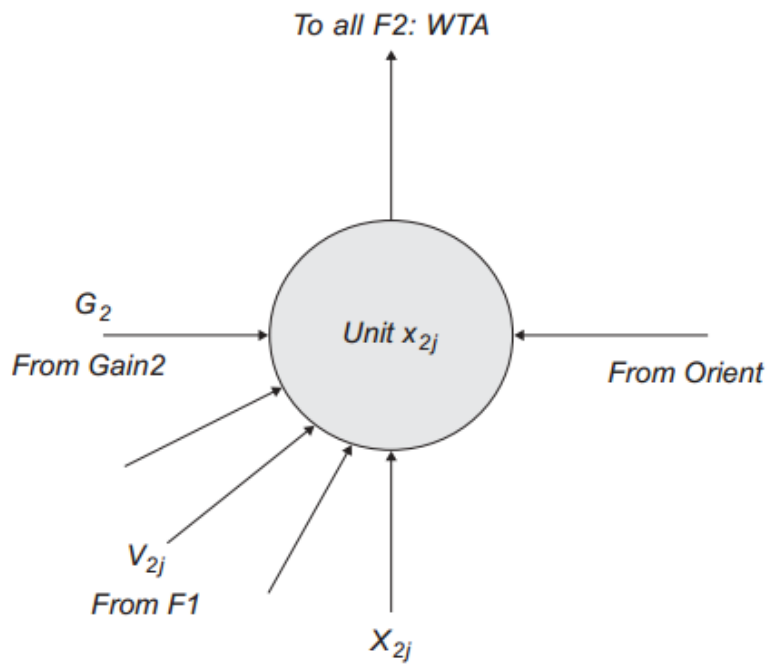


شکل ۱: ART^۱ از دوزیر سیستم توجهی و سوگیری تشکیل شده است.

هنگامیکه عدم تطابق بین سیگنالهای پائین به بالا و بالا به پائین رخ دهد، سیگنال ریست سلولهای فعال F_2 را مهار می‌کند. ورودی تحریکی به X_{1i} در لایه F_1 از سه منبع وارد می‌شود؛ که خروجی V_{1i} است ضربدر وزنهای مربوطه، ورودی خارجی I_i و کنترل بهره G_1 و هیچ ورودی مهاری به این نرون وارد نمی‌شود. خروجی نرون به لایه F_2 وارد می‌شود. یک واحد پردازشی X_{2j} در F_2 هم از سه جا ورودی تحریکی می‌گیرد؛ زیر سیستم سوگیری، کنترل بهره G_2 ، V_{2j} که خروجی F_1 ضربدر وزنهای مربوطه است. هیچ ورودی مهاری به آن وارد نمی‌شود. خروجی این نرون به لایه F_1 وارد می‌شود. پردازش در ART^۱ به چهار فاز (۱) تشخیص، (۲) مقایسه، (۳) جستجو و (۴) یادگیری تقسیم می‌شود.



شکل ۲: یک واحد پردازنده X_{1i} در لایه F_1



شکل ۳: یک نرون X_{2j} (واحد پردازنده) در F_2

۳-۱ فاز تشخیص

در ابتدای فاز تشخیص یا پائین به بالا که هنوز ورودی I اعمال نشده، G_1 و G_2 صفر هستند و واحدهای F_2 غیرفعالند یعنی شانس یکسانی در رقابت تشخیصی بعدی دارند. وقتی ورودی I اعمال می‌شود یک یا چند مولفه‌اش "۱" خواهند بود و این موجب می‌شود G_1 و G_2 هر دو "۱" شوند. یعنی بهره کنترلی G_1 هم به بردار ورودی I و هم به خروجی X_2 از F_2 بستگی دارد. به بیان دیگر، اگر بردار ورودی I وجود داشته باشد و F_2 فعال نباشد (خروجی تولید نکند) $G_1=1$ ،

هر ترکیب دیگری از فعالیت I و F_2 موجب مهار G_1 می شود تا نتواند F_1 را تحریک کند. از طرف دیگر خروجی G_2 تنها به بردار ورودی I بستگی دارد:

$$G_2 = \begin{cases} 1 & \text{اگر } I \neq 0 \\ 0 & \text{در غیر این صورت} \end{cases} \quad \text{و} \quad G_1 = \begin{cases} 1 & \text{اگر } I \neq 0 \text{ و } X_2 = 0 \\ 0 & \text{در غیر این صورت} \end{cases} \quad (1)$$

هنگامیکه $G_1 = 1$ ، ورودی I وارد F_1 شده ($X = I$) و سپس واحد تشخیص (F_2) شروع به فعالیت می کند. هنگامیکه $G_1 = 0$ ورودی از F_2 وارد F_1 شده و کار مقایسه در F_1 انجام می شود. به بیان دیگر اگر بردار ورودی وجود داشته باشد آنگاه $G_2 = 1$ و فرآیند تشخیص در F_2 آغاز می شود. هر گرهی در F_1 که یک مقدار ورودی غیر صفر دریافت کند یک الگوی فعالیت STM بزرگتر از صفر تولید و خروجی گره دقیقاً برابر با بردار ورودی می شود. از آنجا که I_i, X_{1i} هر دو باینری هستند مقادیرشان "۱" یا صفر است؛ اگر $G_1 = 1$ ، $X = I$. هر گرهی که فعالیتش بیشتر از حد آستانه باشد یک خروجی تحریکی به گره های F_2 می فرستد. الگوی خروجی F_1 یعنی X_1 در وزن های W_{12} مسیرهای LTM که F_1 را به F_2 وصل می کنند ضرب می شود. هر گره F_2 تمام سیگنال هایی که از گیت LTM گذشته اند را با هم جمع می کند؛ این اتصالات بیانگر دسته های طبقه بندی الگوی ورودی هستند، که در آن هر وزن یک طبقه را ذخیره می کند. خروجی X_{2j} به این صورت تعریف شده که عنصری که بزرگترین ورودی را دریافت می کند باید به روشنی برجسته شود. به این طریق، شبکه رقابتی F_2 به صورت یک شبکه winner-take-all عمل می کند؛

$$X_{2j} = \begin{cases} 1 & \text{اگر } G_2 = 1 \text{ و } V_{2j} = \max(V_{2k}) \quad \forall k \\ 0 & \text{در غیر صورت} \end{cases} \quad (2)$$

آن واحد F_2 که بزرگترین خروجی را از F_1 دریافت می کند، واحدی است که بهتر از همه با طبقه بردار ورودی منطبق است و در رقابت برنده می شود. گره برنده F_2 ، فعال و مقدارش "۱" می شود و تمام دیگر گره ها را در لایه F_2 مهار کرده و موجب صفر شدن خروجی آن گره ها می شود.

۲-۳ فاز مقایسه

در فاز مقایسه یا انطباق با الگوی بالا به پائین، الگوی فعالیت STM، X_2 در F_2 یک الگوی بالا به پائین در F_1 تولید می کند. این الگو در W_{21} که F_2 را به F_1 متصل می کند ضرب می شود. هر گره در F_1 تمام سیگنال هایی که از گیت LTM گذشته اند را با هم جمع می کند ($V_{1i} = \sum_j X_{2j} W_{21ij}$). فعالترین واحد تشخیصی از F_2 یک "۱" به واحد مقایسه F_1 می فرستد و از آنجا که اکنون واحد تشخیص فعال است G_1 مهار و خروجی اش صفر می شود. طبق قانون "2/3" که می گوید از سه منبع ورودی مختلف حداقل دوتا باید فعال باشند تا یک خروجی تحریکی تولید شود، تنها واحدهای مقایسه ای که فعال می شوند آنهایی هستند که بطور همزمان هم از بردار ورودی و هم لایه تشخیصی مقدار "۱" را دریافت می کنند. واحدهایی که یک سیگنال بالا به پائین از F_2 دریافت نمی کنند باید غیرفعال باشند حتی اگر ورودی از پائین دریافت کنند؛

$$X_{1i} = \begin{cases} 1 & \text{li} \cap V_{1i}=1 \\ 0 & \text{در غیر این صورت} \end{cases} \quad (3)$$

اگر انطباق خوبی بین بردار ورودی و قالب^۱ بالا به پائین وجود داشته باشد، سیستم پایدار می شود و یادگیری رخ می دهد.

^۱ template

اگر عدم انطباقی بین بردار ورودی و خروجی لایه تشخیصی وجود داشته باشد، به این معنی است که الگوی برگردانده شده الگوی مطلوب نیست و لایه تشخیص باید مهار گردد.

۳-۳ فاز جستجو

لایه ریست در زیر سیستم سوگیری، میزان شباهت بین بردار ورودی و الگوی خروجی لایه تشخیص را اندازه گیری می کند. در صورت عدم انطباق بین آنها لایه ریست فعالیت لایه F_2 را مهار می کند. زیر سیستم سوگیری بردار ورودی را با خروجی لایه F_2 مقایسه می کند و در صورتیکه میزان شباهت کمتر از یک سطح مراقبت باشد، یک سیگنال ریست تولید می کند. عدم انطباق با الگوی ورودی در صورتی رخ می دهد که $\rho, \rho < X_1/I$ در اینجا پارامتر مراقبت $(0 < \rho \leq 1)$ است. اگر تفاوت نسبت دو الگو بیش از مقدار پارامتر مراقبت باشد، یک سیگنال ریست صادر می شود تا واحد فعال کننده در لایه تشخیص F_2 مهار شود. سیگنال ریست موجب می شود خروجی لایه تشخیص صفر شود و به مدت زمان طبقه بندی جاری برای جستجو بدنبال یک انطباق بهتر غیرفعال گردد. پارامتر ρ تعیین می کند که چقدر عدم تطابق قابل تحمل است. یک پارامتر مراقبت بزرگ موجب می شود سیستم در پاسخ به تفاوت های کوچک بین I و X_2 به دنبال طبقه های جدید بگردد و بیاموزد که الگوهای ورودی را به تعدادی زیاد از طبقات ریزتر طبقه بندی نماید. داشتن یک پارامتر مراقبت کوچک اجازه تفاوت های زیاد را می دهد و الگوهای ورودی بیشتری به یک طبقه یکسان تقسیم می شوند.

هنگامیکه یک عدم تطابق رخ می دهد، سیگنال مهاری کل از F_1 به زیر سیستم سوگیری افزایش می یابد. اگر مهار کافی باشد، زیرسیستم سوگیری فعال می شود و یک سیگنال ریست می فرستد. سیگنال فعال شده بسته به حالت گره های F_2 بر آنها تاثیر می گذارد؛ اگر گره F_2 فعال باشد، سیگنال از طریق مکانیزمی که میدان دو قطبی gated خوانده می شود موجب یک مهار طولانی مدت می گردد. هنگامیکه گره فعال F_2 سرکوب می شود، الگوی خروجی بالا به پائین X_2 و قالب بالا به پائین V_1 حذف می شوند و الگوی فعالیت قبلی F_1 مجدداً ایجاد می شود. الگوی جدید ایجاد شده X_1 موجب می شود زیر سیستم سوگیری سیگنال ریست را لغو کند و فعال سازی پائین به بالا دوباره آغاز گردد. از آنجا که گره های F_2 که قبلاً فعال شده و دچار مهار طولانی مدت شده اند، در این صورت یک واحد دیگر F_2 در لایه تشخیص برنده می شود و یک الگوی ذخیره شده متفاوت به لایه مقایسه بازخورد می گردد. اگر الگو دوباره با ورودی منطبق نباشد، کل فرآیند تکرار می گردد.

سه مرحله فوق، یعنی تشخیص، مقایسه و جستجو تا هنگامیکه الگوی ورودی با یک قالب بالا به پایین X_1 منطبق گردد، تکرار می شوند. در غیر این صورت یک گره F_2 که هنوز هیچ الگویی را نیاموخته است فعال می شود. در این حالت گره انتخاب شده F_2 یک طبقه تشخیص الگوی ورودی جدید آموخته شده می شود.

۳-۴ فاز یادگیری

سه مرحله فوق نسبت به زمان یادگیری مسیره های LTM بین F_1 و F_2 بسیار سریع رخ می دهند در نتیجه می توانیم فرض نماییم که یادگیری تنها هنگامی رخ می دهد که ریست شدن و فرآیند جستجو خاتمه می یابد و تمام الگوها در F_1 و F_2 پایدار می شوند. مسیره های LTM بین F_1 و F_2 از معادله زیر پیروی می کند:

$$\tau_1 \frac{dW_{12ij}}{dt} = \begin{cases} (1 - W_{12ij})L - W_{12ij}(|X_1| - 1) & \text{if } V_{1i} \text{ and } V_{1j} \text{ are active} \\ -|X_1|W_{12ij} & \text{if only } V_{1j} \text{ is active} \\ 0 & \text{if only } V_{1i} \text{ is inactive} \end{cases} \quad (4)$$

که در آن τ_1 ثابت زمانی و L پارامتری با مقدار بزرگتر از یک است. از آنجا که τ به اندازه کافی نسبت به زمان فعالسازی STM بزرگتر و از زمان ارائه الگوی ورودی کوچکتر است، معادله فوق یک معادله با سرعت یادگیری کم است که به معادله با سرعت یادگیری بالای زیر همگرا می شود:

$$W_{12ij} = \begin{cases} \frac{L}{L-1+|X_1|} & \text{if } V_{1i} \text{ and } V_{1j} \text{ are active} \\ 0 & \text{if only } V_{1j} \text{ is active} \\ \text{no change} & \text{if only } V_{1i} \text{ is inactive} \end{cases} \quad (5)$$

مقدار اولیه W_{12ij} باید بصورت تصادفی در بازه زیر انتخاب شود:

(۶)

$$0 < W_{12ij} < \frac{L}{L-1+|M|}$$

که در آن M بعد الگوی ورودی برابر با تعداد گرهها در F_1 است. مسیرهای LTM بین F_1 و F_2 از معادله زیر پیروی می کنند:

$$\tau_2 \frac{dW_{21ji}}{dt} = X_{2j}(-W_{21ji} + X_{1i}) \quad (7)$$

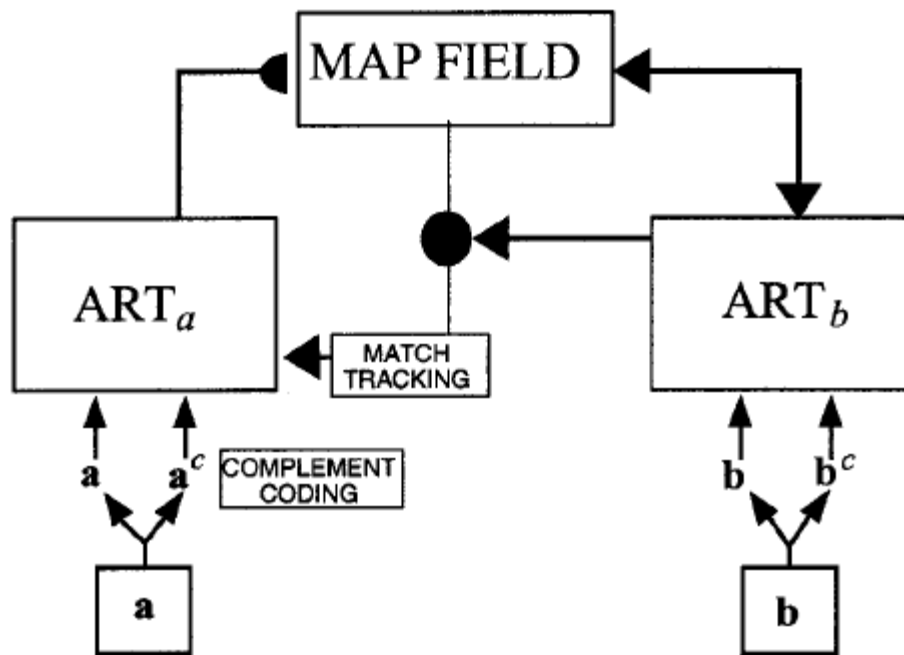
که در آن τ_2 ثابت زمانی است و معادله فوق در حین ارائه یک الگوی ورودی به معادله با سرعت یادگیری بالای زیر همگرا می شود:

$$W_{21ji} = \begin{cases} 1 & \text{if } V_{1i} \text{ and } V_{1j} \text{ are active} \\ 0 & \text{if only } V_{1i} \text{ is inactive} \end{cases} \quad (8)$$

که در آن مقدار اولیه W_{21ji} بصورت تصادفی مقداری در بازه مقابل انتخاب می شود: $1 \geq W_{21ji}(0) > C$ که در آن برحسب پارامترهای معادله یادگیری کند، در مورد C تصمیم گیری می شود، هر چند مقدار تمام $W_{21ji}(0)$ ها در حالت یادگیری سریع "۱" انتخاب می شود.

۴- یادگیری با سرپرست و پیشگویی در ARTMAP

یک سیستم ARTMAP حاوی یک جفت ماژول ART است، ART_a و ART_b (شکل ۴). در طی یادگیری با سرپرست، ART_a یک دنباله از الگوهای $\{a^{(n)}\}$ را دریافت می کند و ART_b یک دنباله از الگوهای $\{b^{(n)}\}$ را که در آن $b^{(n)}$ پیشگویی صحیحی است با فرض $a^{(n)}$ (شکل ۴).



شکل ۴: شبکه کلی ARTMAP برای یادگیری با سرپرست شامل دو ماژول ART. برای تکالیف طبقه بندی ART_b می تواند ساده شود.

یک شبکه یادگیری تداعیگر و یک کنترلر پارامتر مراقبت این ماژولها را لینک می کند تا موجب شود سیستم ARTMAP بصورت بلادرنگ کار کند، و حداقل تعداد طبقه های تشخیص ART_a ، یا واحدهای پنهان لازم برای برآوردن معیار دقت را ایجاد کند. یک قانون $minimax$ ARTMAP را قادر می سازد تا به سرعت، به دقت و بصورت کارآمد بیاموزد، زیرا آن بصورت برخط و بطور تلفیقی خطای پیشگویی را حداقل می کند و فشردگی کد را حداکثر می کند. یک پارامتر \overline{p}_a مراقبت خط پایه حداقل معیار انطباق را تنظیم می نماید. \overline{p}_a کوچکتر اجازه تشکیل طبقه های بزرگتر را می دهد. در ابتدای یک آزمایش تعلیم $p_a = \overline{p}_a$ یک خطای پیشگویی در ART_b را درست به اندازه کافی افزایش می دهد تا یک جستجو را آغاز کند، از طریق یک مکانیزم کنترل فیدبک که ردیابی انطباق خوانده می شود. یک کد فعال جدید توجه را بر یک خوشه متفاوت از ویژگی های ورودی متمرکز می کند و چک می کند که آیا این ویژگیها بهتر قادر به پیشگویی خروجی صحیح هستند. ردیابی انطباق به ARTMAP اجازه می دهد که یک پیشگویی را برای یک رخداد نادر بیاموزد، که در انبوهی از رخدادهای مکرر مشابه که پیشگویی متفاوتی می کنند نهفته شده است.

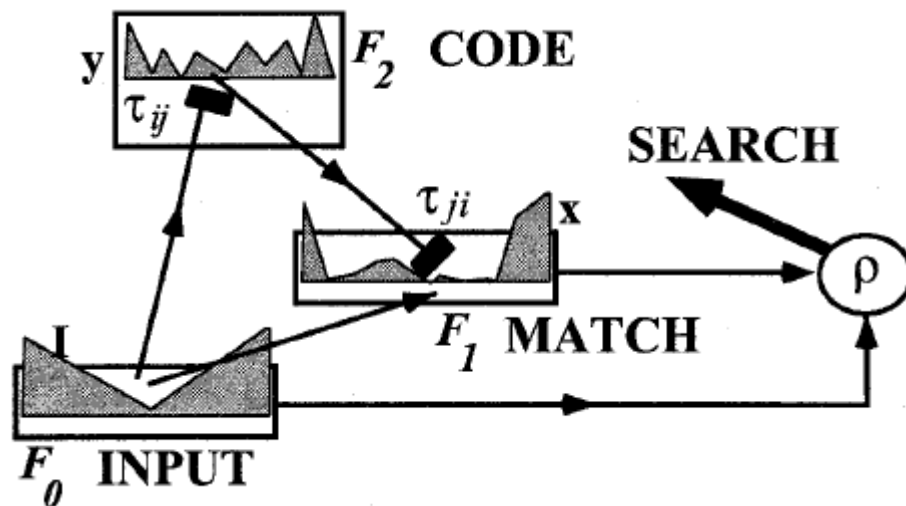
ARTMAP یک مرحله پیش پردازش را بکار می برد که کدگذاری مکمل خوانده می شود. این مرحله با نرمال کردن الگوهای ورودی، مساله بالقوه ازدیاد طبقه ها را حل می کند (۶). کدگذاری مکمل تعداد مولفه های ورودی را دو برابر می کند؛ به شبکه هم بردار، ویژگی اولیه و هم مکمل آن را ارائه می نماید. به بیان نوروبیولوژیکی، کدگذاری مکمل برای بازنمایی یک الگوی ورودی هم از مرکز-روشن^۱ و هم از اطراف-خاموش^۲ استفاده می کند. بخش مرکز-روشن مربوطه از یک بردار وزن ویژگی هایی را رمز می کند که بطور مداوم غالب هستند. وزن های کوچک در بخش های مکمل یک بازنمایی طبقه بعنوان انطباق بی ارزش کدگذاری می شوند؛ آن ویژگی هایی که گاهی حاضر و گاهی غایب هستند.

^۱ on-cell

^۲ off-cell

۵- کدگذاری توزیع شده در dART

فعالیت winner-take-all در شبکه‌های ART از کدگذاری پایدار پشتیبانی می‌کند اما هنگامیکه ورودی‌های نویزدار با یادگیری سریع تعلیم داده می‌شوند موجب ازدیاد طبقه‌ها می‌شود. در مقابل، فعالیت مک کولوخ-پیتز^۱ توزیع شده در MLPها تحمل نویز را بهبود می‌بخشد. اما یادگیری سریع موجب فراموشی مصیبت بار می‌شود. مدل‌های ART توزیع شده^۲ (dART) هدفشان پل زدن بین این دو دنیا است: فعالیت توزیع شده تحمل نویز را افزایش می‌دهد، در حالیکه دینامیک‌های جدید سیستم قابلیت‌های یادگیری پایدار سیستم‌های ART winner-take-all را حفظ می‌کند (۱۸). این شبکه‌ها بصورت اتوماتیک تغییرات آموخته شده را بر طبق درجه فعالیت هر گره کدگذار تقسیم می‌کنند. این امر موجب یادگیری توزیع شده سریع و همچنین کند می‌شود بدون اینکه فراموشی فاجعه باری رخ دهد. قوانین جدید یادگیری انتقال سیناپسی در شبکه dART دوباره پیکره بندی شده، از مشکلات محاسباتی که هنگام اعمال کدگذاری توزیع شده روی معماری یک شبکه ART سنتی رخ می‌دهد گریز می‌کند (شکل ۵). عنصر طراحی اصلی که اجازه می‌دهد dART مشکل فراموشی فاجعه بار یادگیری توزیع شده سریع را حل کند وزن پویا است. این کمیت معادل با تفاوت جبران شده بین فعالیت گره کدگذار و یک مقدار آستانه انطباقی است که به این وسیله حافظه کوتاه مدت و بلند مدت را در واحد اصلی محاسباتی شبکه ترکیب می‌نماید.



شکل ۵: معماری توزیع شده ART (dART) که پایداری شبکه‌های ART را حفظ می‌کند ولی اجازه می‌دهد کد F_2 در میان نودهای دلخواه توزیع شود.

مقدار آستانه Z_{ij} در مسیرهایی که مستقیماً یک میدان ورودی F_0 را به میدان کدگذاری F_2 تصویر می‌کنند از قانون یادگیری سن^۳ توزیع شده پیروی می‌کند (dInstar) که هنگامیکه کد گذاری winner-take-all است به قانون سن فروکاهش می‌یابد.

یادگیری در مسیرهایی $F_0 \rightarrow F_2$ بجای بهره انطباقی شبیه میزان تأثیر سیناپسی دوباره توزیع شده^۴ (RSE) است که توسط مارکرام و تسودیکس^۱ (۱۹) در سیناپس‌های قشری مشاهده شد. در این آزمایش‌ها جفت شدن، قوت یا تاثیر انتقال

^۱ Mcculloch-Pitts

^۲ Distributed ART

^۳ Instar

^۴ Redistribution of Synaptic Efficacy

سیناپسی را برای ورودی‌های تست با فرکانس پائین افزایش می‌دهد اما برای ورودی‌های تست با فرکانس بالا نمی‌تواند قوت سیناپسی را افزایش دهد و حتی ممکن است قوت سیناپسی را کم کند. در سیستم یادگیری dART، RSE دقیقاً دینامیک محاسباتی لازم برای پشتیبانی از کدگذاری توزیع شده پایدار بلادرنگ است. مقادیرهای آستانه Z_{ji} در مسیرهایی که میدان کدگذار F_2 را به یک میزان انطباق دهنده F_1 تصویر می‌کنند از قانون outstar توزیع شده (dOutstar) پیروی می‌کنند که اصل لاغری ناشی از ترک (عدم استعمال) یادگیری انتظارات شبکه با توجه به الگوی فعالسازی میدان کدگذاری توزیع شده را تحقق می‌بخشد. مثل سیستم‌های ART winner-take-all، dART، انتظارات بالا به پایین را با ورودی پائین به بالا در میدان انطباق دهنده مقایسه می‌کند و اگر انطباق نتواند معیار پارامتر مراقبت را برآورده کند، به سرعت به دنبال یک کد جدید می‌گردد.

۶- نتیجه گیری

در این مقاله، نظریه تشدید انطباقی (ART)، برخی کاربردهای آن به اجمال، اصول کارکرد آن و همچنین اجزای تشکیل دهنده سه مدل ART یعنی ART^۱، ARTMAP و dART به تفصیل، ارائه شد. ART مساله پایداری-انعطاف پذیری را حل می‌کند، زیرا می‌تواند سرعت و بصورت پایدار بیاموزد بدون اینکه آنچه که قبلاً آموخته است را بطور فاجعه باری فراموش کند. با تغییر اندازه پارامتر مراقبت ART، یک سیستم می‌تواند هم طبقه‌های انتزاعی مثل صورت‌ها و سگ‌ها و هم نمونه‌های منفرد از این طبقه‌ها را تشخیص دهد. دو زیر سیستم توجهی و سوگیری در ART^۱، بعلاوه مراحل پردازشی در آن شامل ۴ مرحله تشخیص، مقایسه، جستجو و یادگیری با جزئیات تشریح شد.

۷- مراجع

۱. Markram, H., Tsodyks, R., & Sejnowski, T. J. (1997). Development and coding of neural feature detectors, Biological cybernetics, ۲۳(۴), ۱۲۱-۱۳۴.
۲. Markram, H., Tsodyks, R., & Sejnowski, T. J. (1997). Expectation, olfaction, illusions. Biological cybernetics, ۲۳(۴), ۱۸۷-۲۰۲.
۳. Markram, H., Tsodyks, R., & Sejnowski, T. J. (1998). Neural pattern recognition machine. Computer vision, graphics, and image processing, ۳۷(۱), ۵۴-۱۱۵.
۴. Markram, H., Tsodyks, R., & Sejnowski, T. J. (2006). Network architecture for incremental supervised learning of analog multidimensional maps. IEEE Transactions on neural networks, ۳(۵), ۶۹۸-۷۱۳.
۵. Markram, H., Tsodyks, R., & Sejnowski, T. J. (1987). Neural pattern recognition machine. Computer vision, graphics, and image processing, ۳۷(۱), ۵۴-۱۱۵.
۶. Markram, H., Tsodyks, R., & Sejnowski, T. J. (1991). Categorization of analog patterns by an adaptive resonance system. Neural networks, ۴(۶), ۷۵۹-۷۷۱.
۷. Markram, H., Tsodyks, R., Sejnowski, T. J., & Sejnowski, T. J. (1992). Network architecture for incremental supervised learning of analog multidimensional maps. IEEE Transactions on neural networks, ۳(۵), ۶۹۸-۷۱۳.



۸. ... (۱۹۷۸). ... ۱۸۳-۲۳۲.

۹. Von der Malsburg, C. (۱۹۷۳). Self-organization of orientation sensitive cells in the striate cortex. *Kybernetik*, ۱۴(۲), ۸۵-۱۰۰.

۱۰. ... (۱۹۷۶). ... self-organization. *Proceedings of the Royal Society of London. Series B. Biological Sciences*, ۱۹۴(۱۱۱۷), ۴۳۱-۴۴۵.

۱۱. ... (۱۹۹۴). ... architectures for engineering design retrieval. *Neural Networks*, ۷(۹), ۱۳۳۹-۱۳۵۰.

۱۲. ... (۲۰۰۱, ...). ... multisensor passive and active ۳D imagery. In *Enhanced and Synthetic Vision ۲۰۰۱* (Vol. ۴۳۶۳, pp. ۲۱۹-۲۳۰). ...

۱۳. ... (۱۹۹۹). ... perception and performance. *MIT Press*.

۱۴. ... (۲۰۱۲). ... microchips: circuit design techniques (Vol. ۴۵۶). *Springer Science & Business Media*.

۱۵. ... (۱۹۸۹). ... examples without local minima. *Neural networks*, ۲(۱), ۵۳-۵۸.

۱۶. ... (۱۹۹۲). ... on Pattern Analysis and Machine Intelligence, ۱۴(۱), ۷۶-۸۶.

۱۷. ... (۱۹۸۲). ... ۱-۵۲). ...

۱۸. ... (۱۹۹۷). ... neural networks. *Neural networks*, ۱۰(۸), ۱۴۷۳-۱۴۹۴.

۱۹. ... (۱۹۹۶). ... pyramidal neurons. *Nature*, ۳۸۲(۶۵۹۴), ۸۰۷-۸۱۰.